発信人 日本国特許庁(国際調査機関)	HULL			
出願人代理人 前田 弘	的5.2.23			
様				
あて名	PCT			
〒 541−0053	国際調査機関の見解書			
大阪府大阪市中央区本町2丁目5番7号	(法施行規則第40条の2)			
大阪丸紅ビル	【PCT規則43の2. 1】			
	^{発送日} (日. 月. 年) 22. 2. 2005			
出願人又は代理人 の書類記号 M04-P-380CT1	今後の手続きについては、下記2を参照すること。			
国際出願番号 PCT/JP2004/018194 (日.月.年) 07.	優先日 12.2004 (日.月.年) 07.04.2004			
国際特許分類 (IPC) Int. Cl' H03M 13/4:				
出願人 (氏名又は名称) 松下電器産業株式会社				
	·			
1. この見解書は次の内容を含む。				
※ 第1欄 見解の基礎				
第Ⅱ欄 優先権 第Ⅲ欄 新規性、進歩性又は産業上の利用可能性についての見解の不作成				
第1V欄 発明の単一性の欠如	旧生に「リン・しい)元件のハイドは			
	新規性、進歩性又は産業上の利用可能性についての見解、			
第VI欄 ある種の引用文献	·			
第VII欄 国際出願の不備				
第四欄 国際出願に対する意見				
際予備審査機関がPCT規則66.1の2(b)の規定に基づいて ない旨を国際事務局に通知していた場合を除いて、この見 この見解書が上記のように国際予備審査機関の見解書とみ	なされる場合、様式PCT/ISA/220を送付した日か 期限が経過するまでに、出願人は国際予備審査機関に、適当 。			
3. さらなる詳細は、様式PCT/ISA/220の備考を参	照すること。			

見解書を作成した日 08.02.2005		
名称及びあて先 日本国特許庁(ISA/JP) 郵便番号100-8915 東京都千代田区霞が関三丁目4番3号	特許庁審査官(権限のある職員) 藤井 浩 電話番号 03-3581-1101 内	8625 555

第1欄 見解の基礎							
1. この見解書は、下	記に示す場合を除くほか、国際出願の言語を基礎として作成された。						
この見解書は、 それは国際調査	語による翻訳文を基礎として作成した。 全のために提出された P C T 規則12. 3及び23. 1 (b)にいう翻訳文の言語である。						
2. この国際出願で開示されかつ請求の範囲に係る発明に不可欠なヌクレオチド又はアミノ酸配列に関して、 以下に基づき見解書を作成した。							
a. タイプ	配列表						
	配列表に関連するテーブル						
b. フォーマット	■ 書面						
	コンピュータ読み取り可能な形式						
c.提出時期	出願時の国際出願に含まれる						
С. ЕПыдээл	この国際出願と共にコンピュータ読み取り可能な形式により提出された						
	出願後に、調査のために、この国際調査機関に提出された						
3 さらに、配列	表又は配列表に関連するテーブルを提出した場合に、出願後に提出した配列若しくは追加して提出し						
ト配列が出願 あった。	時に提出した配列と同一である旨、又は、出願時の開示を超える事項を含まない旨の陳述書の提出が						
4. 補足意見:							
1							

第V欄 新規性、進歩性又は産業上の利用可能性についてのPCT規則43の2.1(a)(i)に定める見解、 それを裏付る文献及び説明				
1. 見解		•		
新規性(N)	請求の範囲 請求の範囲	1-14		有 無
進歩性(IŚ)	請求の範囲	1-14		有 無
産業上の利用可能性 (IA)	請求の範囲 請求の範囲	1-14		有 無

2. 文献及び説明

文献 1: JP 2001-144633 A (株式会社日立製作所)2001.05.25,全文,全図

文献 2: JP 2002-368628 A (日本電気株式会社)2002.12.20,全文,全図

文献 3: JP 61-75935 A (富士通株式会社)1986.04.18,全文,全図

請求の範囲1-14

国際調査報告で引用された文献1には、生き残りパスが収束している時点より以前の情報を格納するパスメモリのうち、固定的に選んだ1つのパスメモリを除いて動作を止め、動作を止めなかったパスメモリの出力を復号結果として出力するようにしたビタビ復号のパスメモリ回路が記載されている。

ここで、文献1における、固定的に選んだ1つのパスメモリは、メモリ領域Bに相当し、動作を止めたパスメモリはメモリ領域Cに相当し、生き残りパスが収束する時点以後の情報を格納するパスメモリはメモリ領域Aに相当するものと認められる。

そして、文献1のパスメモリの構成を、文献2に記載された選択回路と記憶要素 回路で具体的に構成することは当業者が容易に実施し得ることであると認められ る。

また、文献2に記載された記憶要素回路であるフリップフロップを、文献3に記載のようにスキャンモードで動作させることは適宜為し得ることであると認められる。